

29510 - Electrónica digital

Información del Plan Docente

Año académico: 2023/24

Asignatura: 29510 - Electrónica digital

Centro académico: 175 - Escuela Universitaria Politécnica de La Almunia

Titulación: 625 - Graduado en Ingeniería de Datos en Procesos Industriales

Créditos: 6.0

Curso: 2

Periodo de impartición: Primer semestre

Clase de asignatura: Obligatoria

Materia:

1. Información básica de la asignatura

El objetivo general de la asignatura consiste, en aportar los conocimientos necesarios para interpretar y resolver circuitos electrónicos digitales, especialmente en las áreas de circuitos combinacionales y circuitos secuenciales.

Estos planteamientos y objetivos están alineados con los siguientes **Objetivos de Desarrollo Sostenible (ODS)** de la Agenda 2030 de Naciones Unidas (<https://www.un.org/sustainabledevelopment/es/>) y determinadas metas concretas, de tal manera que la adquisición de los resultados de aprendizaje de la asignatura contribuirá en cierta medida al logro de las metas **4.1** y **4.7** del **Objetivo 4**, de las metas **9.1** y **9.4** del **Objetivo 9**, y de las metas **12.2** y **12.5** del **Objetivo 12**.

2. Resultados de aprendizaje

- Conocer los principios de funcionamiento y diseño de los sistemas lógicos.
- Saber diseñar y analizar circuitos lógicos secuenciales y combinacionales.
- Entender el funcionamiento interno de los microprocesadores.
- Analizar la lógica de funcionamiento interno de un microprocesador.

Adicionalmente, se deberá:

- Realizar e interpretar planos y esquemas en función de la normativa y simbología apropiada.

3. Programa de la asignatura

Bloque 1: ANÁLISIS Y DISEÑO DE CIRCUITOS LÓGICOS Y COMBINACIONALES

- 1.- Elementos básicos de la tecnología digital y circuitos integrados
- 2.- Métodos de diseño lógico combinacional
- 3.- Circuitos Lógicos Combinacionales (Codificadores y Decodificadores, Multiplexores y Demultiplexores y Otras funciones Combinacionales)

Bloque 2: ANÁLISIS Y DISEÑO DE CIRCUITOS LÓGICOS SECUENCIALES

- 4.- Biestables básicos y sincronizados
- 5.- Contadores digitales y Registros digitales
- 6.- Arquitecturas matriciales P.L.D y A.S.I.C. / Memorias semiconductoras.

Bloque 3: Microprocesadores

- 7.- Arquitectura de Microprocesadores.

4. Actividades académicas

La distribución temporal orientativa de una semana lectiva sería:

- **Clases magistrales:** 3h semanales.
- **Prácticas de laboratorio:** 1h semanal.

- **Otras actividades:** 4h semanales.

Por otro lado, en el cuatrimestre se tendrán:

- **30 horas de clase magistral.**
- **12 horas de prácticas de laboratorio**, en sesiones de 1 hora.
- **4 horas de pruebas evaluatorias escritas**, dos horas por prueba.
- **15 horas de ejercicios y trabajos tutelados.**

El resto del tiempo hasta las 150h el alumnado puede dedicarlo al estudio personal.

5. Sistema de evaluación

El proceso evaluativo incluye dos tipos de actuación:

- Sistema de **evaluación continua**.
- Sistema de **evaluación global**.

En la **evaluación continua** se valorarán los siguientes aspectos:

- **Pruebas escritas** (50%-70% de la nota, mínimo 4 sobre 10): dos parciales.
- **Prácticas** (30% de la nota, mínimo 4 sobre 10): evaluación de destreza en el manejo del material de laboratorio y presentación de informes de resultados.
- **Otras actividades** (0%-20% de la nota): problemas y desafíos al estudiantado a través de la plataforma Moodle. Estas actividades se desarrollarán en función del tiempo disponible.
- Defensa de **trabajos voluntarios** (hasta 10% extra de la nota): orientado a microprocesadores.

En la **evaluación global** se valorarán los siguientes aspectos:

- **Pruebas escritas** (70% de la nota, mínimo 4 sobre 10): dos parciales.
- **Prácticas** (30% de la nota, mínimo 4 sobre 10): pruebas de evaluación de destreza en el manejo del material de laboratorio.