

69553 - Control digital con FPGA de etapas de potencia

Información del Plan Docente

Año académico: 2020/21

Asignatura: 69553 - Control digital con FPGA de etapas de potencia

Centro académico: 110 - Escuela de Ingeniería y Arquitectura

Titulación: 611 - Programa conjunto en Máster Universitario en Ingeniería Industrial-Máster Universitario en Ingeniería Electrónica

Créditos: 6.0

Curso: 2

Periodo de impartición: Indeterminado

Clase de asignatura: ---

Materia: ---

1.Información Básica

1.1.Objetivos de la asignatura

El contenido de este apartado es el mismo que el consta en el apartado de la guía docente de la asignatura 67236 del Máster Universitario en Ingeniería Electrónica.

Se recomienda la consulta de la guía docente de dicha asignatura.

1.2.Contexto y sentido de la asignatura en la titulación

El contenido de este apartado es el mismo que el consta en el apartado de la guía docente de la asignatura 67236 del Máster Universitario en Ingeniería Electrónica.

Se recomienda la consulta de la guía docente de dicha asignatura.

1.3.Recomendaciones para cursar la asignatura

El contenido de este apartado es el mismo que el consta en el apartado de la guía docente de la asignatura 67236 del Máster Universitario en Ingeniería Electrónica.

Se recomienda la consulta de la guía docente de dicha asignatura.

2.Competencias y resultados de aprendizaje

2.1.Competencias

El contenido de este apartado es el mismo que el consta en el apartado de la guía docente de la asignatura 67236 del Máster Universitario en Ingeniería Electrónica.

Se recomienda la consulta de la guía docente de dicha asignatura.

2.2.Resultados de aprendizaje

El contenido de este apartado es el mismo que el consta en el apartado de la guía docente de la asignatura 67236 del Máster Universitario en Ingeniería Electrónica.

Se recomienda la consulta de la guía docente de dicha asignatura.

2.3.Importancia de los resultados de aprendizaje

El contenido de este apartado es el mismo que el consta en el apartado de la guía docente de la asignatura 67236 del Máster Universitario en Ingeniería Electrónica.

Se recomienda la consulta de la guía docente de dicha asignatura.

3.Evaluación

3.1.Tipo de pruebas y su valor sobre la nota final y criterios de evaluación para cada prueba

El contenido de este apartado es el mismo que el consta en el apartado de la guía docente de la asignatura 67236 del Máster Universitario en Ingeniería Electrónica.

Se recomienda la consulta de la guía docente de dicha asignatura.

4. Metodología, actividades de aprendizaje, programa y recursos

4.1. Presentación metodológica general

El contenido de este apartado es el mismo que el consta en el apartado de la guía docente de la asignatura 67236 del Máster Universitario en Ingeniería Electrónica.

Se recomienda la consulta de la guía docente de dicha asignatura.

4.2. Actividades de aprendizaje

El contenido de este apartado es el mismo que el consta en el apartado de la guía docente de la asignatura 67236 del Máster Universitario en Ingeniería Electrónica.

Se recomienda la consulta de la guía docente de dicha asignatura.

4.3. Programa

El contenido de este apartado es el mismo que el consta en el apartado de la guía docente de la asignatura 67236 del Máster Universitario en Ingeniería Electrónica.

Se recomienda la consulta de la guía docente de dicha asignatura.

4.4. Planificación de las actividades de aprendizaje y calendario de fechas clave

El contenido de este apartado es el mismo que el consta en el apartado de la guía docente de la asignatura 67236 del Máster Universitario en Ingeniería Electrónica.

Se recomienda la consulta de la guía docente de dicha asignatura.

4.5. Bibliografía y recursos recomendados

El contenido de este apartado es el mismo que el consta en el apartado de la guía docente de la asignatura 67236 del Máster Universitario en Ingeniería Electrónica.

Se recomienda la consulta de la guía docente de dicha asignatura.