30315 - Electrónica digital

Información del Plan Docente

Año académico	2017/18
Centro académico	110 - Escuela de Ingeniería y Arquitectura
Titulación	438 - Graduado en Ingeniería de Tecnologías y Servicios de Telecomunicación
Créditos	6.0
Curso	2
Periodo de impartición	Segundo Semestre
Clase de asignatura	Obligatoria
Módulo	---

1.Información Básica

1.1.Introducción

Breve presentación de la asignatura

Electrónica Digital es una asignatura obligatoria de 6 créditos ECTS, que equivalen a **150h totales de trabajo** , correspondientes a 60 horas presenciales (clases de teoría, problemas, laboratorio...) y 90 no presenciales (resolución de ejercicios, estudio...).

Esta asignatura trata sobre los fundamentos de los sistemas digitales y su realización electrónica.

1.2.Recomendaciones para cursar la asignatura

Se requieren **conocimientos de Fundamentos de Electrónica** .

El **estudio y trabajo continuado** , desde el primer día del curso, son fundamentales para superar con el máximo aprovechamiento la asignatura.

Es importante resolver cuanto antes las dudas que puedan surgir, para lo cual el estudiante cuenta con la asesoría del profesor, tanto durante las clases como en las horas de tutoría destinadas a ello.

1.3.Contexto y sentido de la asignatura en la titulación

30315 - Electrónica digital

La electrónica digital es una de las grandes ramas de la electrónica. Esta asignatura es la primera de tipo digital del grado. Por un lado, para cursarla se requieren conocimientos de "Fundamentos de Electrónica" (1º). Por otro lado, sobre esta asignatura se apoyanotras asignaturas del grado, com o "Sistemas Electrónicos con Microprocesadores" (3º) y " Sistemas Electrónicos Digitales" (3º).

1.4.Actividades y fechas clave de la asignatura

El calendario detallado de las diversas actividades a desarrollar se establecerá una vez que la Universidad y el Centro hayan aprobado el calendario académico (el cual podrá ser consultado en la web del Centro).

La relación y fecha de las diversas actividades, junto con todo tipo de información y documentación sobre la asignatura, se publicará en http://moodle.unizar.es/ (**Nota** . Para acceder a esta web el estudiante debe estar matriculado).

A título orientativo:

- **Período de clases:** segundo cuatrimestre (Primavera).
- **Clases teoría y problemas-casos:** cada semana hay programadas 3 horas de clase.
- **Sesiones prácticas:** el estudiante realizará 5 sesiones prácticas de 2,5 horas de laboratorio.
- Habrá una **prueba global** en 1ª convocatoria y otra en 2ª convocatoria en las fechas concretas que indique el Centro.

2.Resultados de aprendizaje

2.1.Resultados de aprendizaje que definen la asignatura

El estudiante, para superar esta asignatura, deberá demostrar los siguientes resultados...

Conoce los sistemas de numeración y codificación de la información, el álgebra de boole y las funciones lógicas.

Es capaz de diseñar y verificar circuitos combinacionales.

Es capaz de diseñar, verificar y calcular la frecuencia máxima de trabajo de circuitos secuenciales.

Comprende la funcionalidad e interfaz de los subsistemas digitales a nivel lógico temporal y físico.

Es capaz de diseñar sistemas digitales utilizando dispositivos lógicos programables.

30315 - Electrónica digital

Aplica herramientas CAD para la captura y simulación de circuitos digitales simples.

Comprende el modelado HDL de circuitos combinacionales y secuenciales síncronos simples.

Diseña sistemas electrónicos digitales de cierta complejidad y verifica dichos sistemas.

Conoce el proceso de diseño de un sistema electrónico, aplicando una perspectiva descendiente, desde el diagrama de bloques hasta el producto final.

2.2.Importancia de los resultados de aprendizaje

Durante muchos años, las aplicaciones de la electrónica digital se limitaron a los sistemas informáticos. Hoy día, la tecnología digital tiene aplicación en un amplio rango de áreas además de la informática, como los sistemas de comunicaciones, de radar, instrumentación médica, control de procesos industriales, electrónica de consumo etc.

Esta asignatura presenta la electrónica digital, desde los fundamentos de sistemas lógicos, hasta su implementación en aplicaciones reales, usando herramientas de diseño asistido por ordenador.

3.Objetivos y competencias

3.1.Objetivos

La asignatura y sus resultados previstos responden a los siguientes planteamientos y objetivos:

El objetivo de la asignatura es formar al alumno en los fundamentos de la electrónica digital. No solo se estudian las bases de la electrónica digital, sino que se pretende conseguir capacidad de análisis, de diseño y de mantenimiento de sistemas electrónicos digitales.

3.2.Competencias

Al superar la asignatura, el estudiante será más competente para...

Esta asignatura contribuye a formar en las siguientes competencias (algunas de las cuales son objeto de varias asignaturas del grado):

I) Competencias específicas

1. Capacidad para utilizar herramientas informáticas de búsqueda de recursos bibliográficos o de información relacionada con las telecomunicaciones y la electrónica

2. Capacidad de análisis y diseño de circuitos combinacionales y secuenciales, síncronos y asíncronos, y de utilización de circuitos integrados

3. Conocimiento y aplicación de los fundamentos de lenguajes de descripción de dispositivos de hardware

II) Competencias genéricas

1. Capacidad para combinar los conocimientos básicos y los especializados de Ingeniería para generar propuestas innovadoras y competitivas en la actividad profesional

2. Capacidad para resolver problemas y tomar decisiones con iniciativa, creatividad y razonamiento crítico

3. Capacidad para usar las técnicas, habilidades y herramientas de la Ingeniería necesarias para la práctica de la misma

4. Capacidad de gestión de la información, manejo y aplicación de las especificaciones técnicas y la legislación necesarias para la práctica de la Ingeniería

5. Capacidad para aprender de forma continuada y desarrollar estrategias de aprendizaje autónomo

6. Capacidad para aplicar las tecnologías de la información y las comunicaciones en la Ingeniería

4.Evaluación

4.1.Tipo de pruebas, criterios de evaluación y niveles de exigencia

El estudiante deberá demostrar que ha alcanzado los resultados de aprendizaje previstos mediante las siguientes actividades de evaluacion

Prácticas de Laboratorio (25%)

Se calificarán mediante observación del trabajo de los estudiantes en el laboratorio y mediante análisis del trabajo preparatorio previo y de los informes de prácticas elaborados por los estudiantes.

Calificación *CL* de 0 a 10 puntos, supondrá el 25% de la calificación global del estudiante.

Para superar las prácticas en el periodo docente es necesario asistir a todas las sesiones de prácticas y obtener una puntuación mínima de 5 puntos en cada una de ellas.

Examen teórico-práctico (75%)

Compuesto por cuestiones teórico-prácticas y problemas, a realizar en las convocatorias oficiales.

PRUEBA GLOBAL (CONVOCATORIAS OFICIALES)

En las dos convocatorias oficiales se realizará la evaluación global del estudiante. En ambas fechas se realizarán las siguientes pruebas:

- Examen teórico-práctico: calificación *CT* de 0 a 10 puntos (75%). Se valorará la corrección de las respuestas, los desarrollos, diseños y resultados numéricos.

- Examen de laboratorio: calificación *CL* de 0 a 10 puntos (25%). Sólo deberá ser realizado por los estudiantes que no hayan superado las prácticas durante el periodo docente. El examen consistirá en la implementación de circuitos digitales similares a los desarrollados durante el curso en las sesiones de prácticas de laboratorio. Se valorará la metodología de diseño, el funcionamiento del circuito y el manejo del instrumental y de las herramientas software del laboratorio. Para superar este examen se requiere que *CL* >= 5.

La calificación final se corresponderá con la media ponderada entre la nota de la parte de prácticas (CL, 25%), y la nota del correspondiente examen final (CT, 75%). No obstante, **será necesario obtener una calificación mínima d e 4 puntos en cada una de las partes por separado** para poder promediar y aprobar la asignatura.

5.Metodología, actividades, programa y recursos

5.1.Presentación metodológica general

El proceso de aprendizaje que se ha diseñado para esta asignatura se basa en lo siguiente:

El proceso de enseñanza se desarrollará en tres niveles principales: clases de teoría, problemas y laboratorio, con creciente nivel de participación del estudiante.

- En las clases de teoría se expondrán las bases teóricas de los sistemas electrónicos digitales, ilustrándose con numerosos ejemplos.

- En las clases de problemas se desarrollarán problemas y casos tipo con la participación de los estudiantes.

- Se desarrollarán prácticas de laboratorio en grupos reducidos, donde el estudiante montará y comprobará el funcionamiento de circuitos electrónicos digitales.

5.2.Actividades de aprendizaje

El programa que se ofrece al estudiante para ayudarle a lograr los resultados previstos comprende las siguientes actividades...

trabajo presencial: 2.4 ECTS (60 horas)

a) Clase magistral (45 horas presenciales).

30315 - Electrónica digital

b) Clases teóricas : Sesiones expositivas y explicativas de contenidos.Se presentarán los conceptos y fundamentos de los sistemas electrónicos digitales, ilustrándolos con ejemplos reales.Se fomentará la participación del estudiante a través de preguntas y breves debates.

c) Clases de resolución de problemas: Se desarrollarán problemas y casos con la participación de los estudiantes, coordinados en todo momento con los contenidos teóricos.Se fomenta que el estudiante trabaje previamente los problemas.

d) Prácticas de laboratorio (15 horas presenciales).

Consistirá en la implementación de circuitos digitales, donde se valorará la metodología de diseño, el funcionamiento del circuito, el manejo del instrumental y de las herramientas software del laboratorio.El estudiante dispondrá de un guión de cada práctica, que tendrá que preparar antes de su desarrollo en el laboratorio.

trabajo no presencial: 3.6 ECTS (90 horas)

a) Trabajos docentes (25 horas).

Se incluye en este apartado la elaboración del trabajo previo requerido en la preparación de las prácticas de laboratorio, así como la elaboración de los informes de las prácticas realizadas

b) Estudio (60 horas).

Se fomentará el trabajo continuo del estudiante mediante la distribución homogénea a lo largo del semestre de las diversas actividades de aprendizaje.

Periódicamente se propondrá al estudiante ejercicios y casos a desarrollar por su cuenta, algunos de los cuales se resolverán en las clases presenciales.

Las tutorías permiten una atención directa al estudiante, identificación de problemas de aprendizaje, orientación en la asignatura, atención a ejercicios y trabajos...

c) Pruebas de evaluación (5 horas).

Además de la función calificadora, la evaluación también es una herramienta de aprendizaje con la que el alumno comprueba el grado de comprensión y asimilación alcanzado.

5.3.Programa

Temario teórico:

- Fundamentos de electrónica digital.

- Algebra de Boole.

- Sistemas de numeración

- Lenguajes de descripción de hardware (VHDL)

- Sistemas digitales combinacionales.

- Sistemas digitales secuenciales.

- Tecnologías de los circuitos digitales. Dispositivos lógicos programables, FPGAs.
- Diseño de sistemas digitales. Aplicaciones.

Temario práctico:

- Introducción a las herramientas de diseño. Sistema de alarma de incendios.
- Sistemas combinacionales. Visualizador de 7 segmentos.
- Sistemas secuenciales. Transmisión serie asíncrona.
- Máquinas de estados. Recepción serie asíncrona.
- Sistemas de numeración. Generador señal DDS - Mod u lador Sigma-Delta.
- Ejercico de diseño.

(Los ejercicios/diseños concretos de cada práctica pueden modificarse)

5.4.Planificación y calendario

Calendario de sesiones presenciales y presentación de trabajos

Las clases magistrales y de problemas y las sesiones de prácticas en el laboratorio se imparten según horario establecido por el centro y es publicado con anterioridad a la fecha de comienzo del curso.

Cada profesor informará de su horario de atención de tutoría.

El resto de actividades se planificará en función del número de alumnos y se dará a conocer con la suficiente antelación. Podrá consultarse en http://moodle.unizar.es.

5.5.Bibliografía y recursos recomendados

Bibliografía recomendada para la asignatura:

1. Transparencias (apuntes) de la asignatura . Disponibles en http://moodle.unizar.es .

2. Enunciados de problemas, guiones de prácticas y exámenes de convocatorias anteriores . Disponibles en http://moodle.unizar.es .

3. Libros de referencia:

- J.I. Artigas, L.A. Barragán, C. Orrite, I. Urriza, "Electrónica Digital. Aplicaciones y problemas con VHDL", Prentice-Hall, 2002.
- J.I. Artigas, L.A. Barragán, C. Orrite, "Aplicaciones y Problemas de Electrónica Digital", Prensas Universitarias de Zaragoza. Colección Textos Docentes, 2007.
- T. Pollán, "Electrónica Digital", Prensas Universitarias de Zaragoza. Colección Textos Docentes, 3ª edición, 2007. Disponible en http://diec.cps.unizar.es/~tpollan/

4. Textos complementarios:

- J. F. Wakerley, "Diseño Digital: principios y prácticas", 3ª Edición, Prentice-Hall, 2001.
- T. L. Floyd "Fundamentos de Sistemas Digitales", 9ª Edición Pearson, 2006.
- H. Kaeslin. "Top-Down Digital VLSI Design, From Architectures to Gate-Level Circuits and FPGAs". Morgan Kaufmann Publishers, 2014 .
- Rushton, Andrew. "VHDL for logic synthesis. 3ª Edición. John Wiley & Sons, 2011
- Catálogos de circuitos integrados de los diversos fabricantes (web de los fabricantes).